



2.1.3: 关于接线

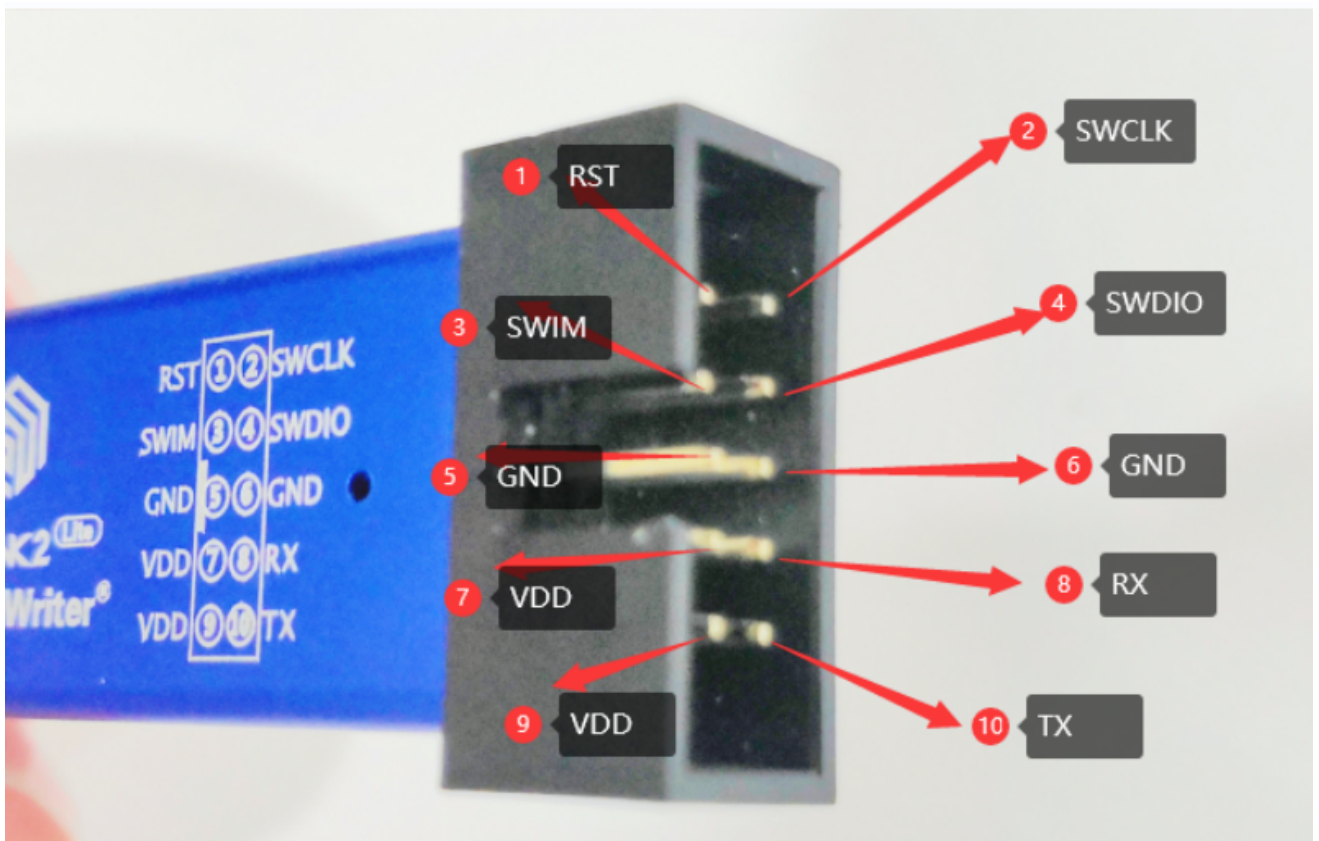
注：存在设备批次不同的缘故，所有设备可能存在壳料丝印不同的情况，在看本节文档时，请先确定设备的型号与壳料丝印。

设备为PWLINK2或者PWLINK2 lite

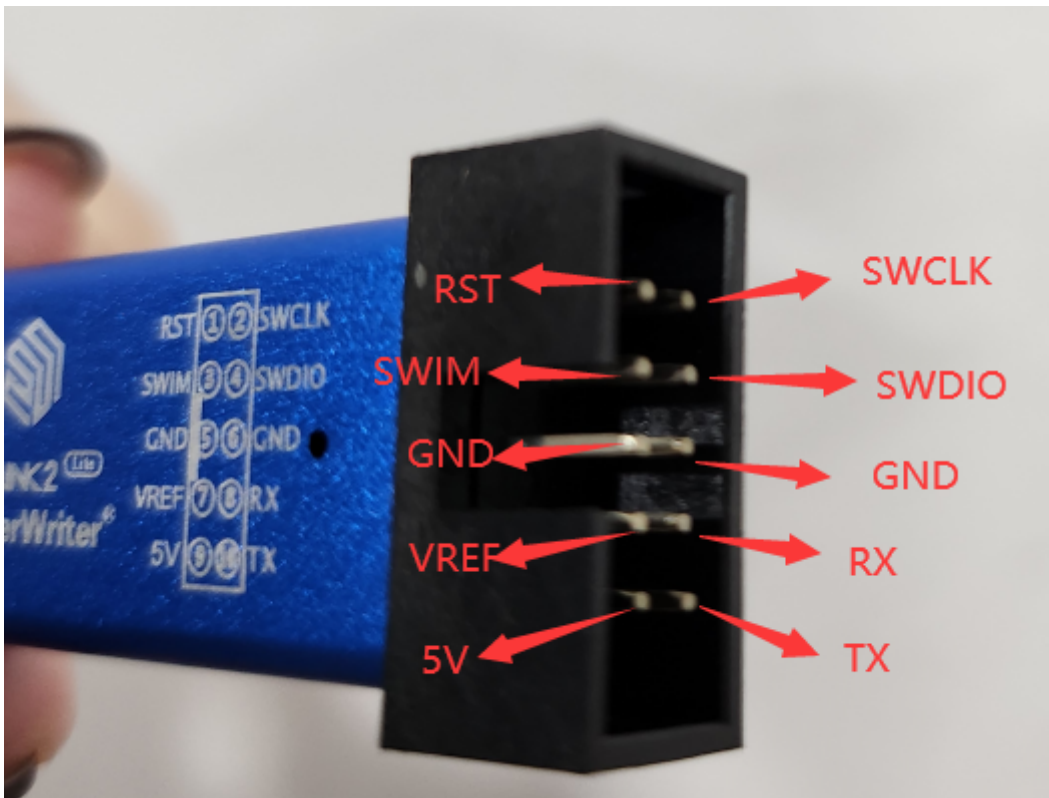
在使用设备前，请连接客户端查看对应芯片与烧录器的接线示意图，

当您的芯片与烧录器之间通过swd接口进行连接时。

- 若您的烧录器的电源引脚为7-VDD 9-VDD
请将您手中芯片的引脚SWCLK SWDIO GND VDD与烧录器的2-SWCLK 4-SWDIO 5-GND 7-VDD引脚，一一对接，烧录器引脚分布实物图如下所示。



- 若您的烧录器的电源引脚为7-VREF 9-5V
当你芯片的工作电压为3.3V,则将您芯片的VDD引脚与烧录器的VREF引脚对接,若工作电压为5V,则将VDD引脚与5V引脚对接，具体引脚描述见[硬件工作状态描述](#)。其余SWCLK SWDIO GND 引脚一一对接即可。



当您的芯片（STM8系列）与烧录器之间通过SWIM接口进行连接时

- 若您的烧录器的电源引脚为7-VDD 9-VDD
请将您手中芯片的引脚SWIM RST GND VDD与烧录器的3-SWIM 1-RST 5-GND 7-VDD引脚，一一对接,烧录器的引脚分布图见上图。
- 若您的烧录器的电源引脚为7-VREF 9-5V
则根据芯片的工作电压选择合适的电源引脚（VREF默认上电3.3V，可由上位机进行控制修改，5V引脚只能输出5V稳定电压，不受上位机控制）并与芯片的VDD引脚进行对接。其余SWCLK SWDIO GND 引脚一一对接即可，烧录器引脚分布图如上图所示。

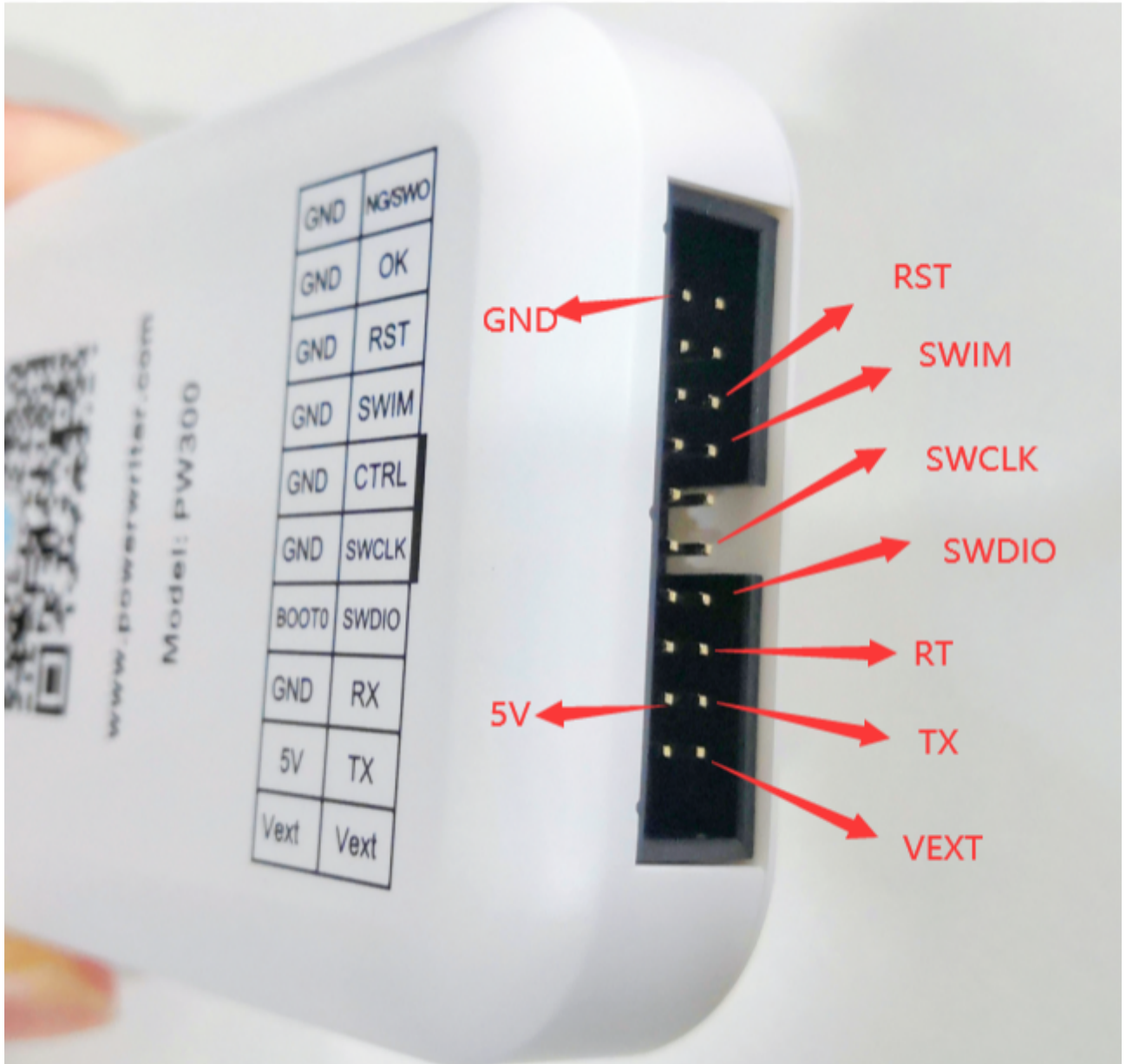
设备为PW200或者PW300

在使用设备前，请连接客户端查看对应芯片与烧录器的接线示意图，

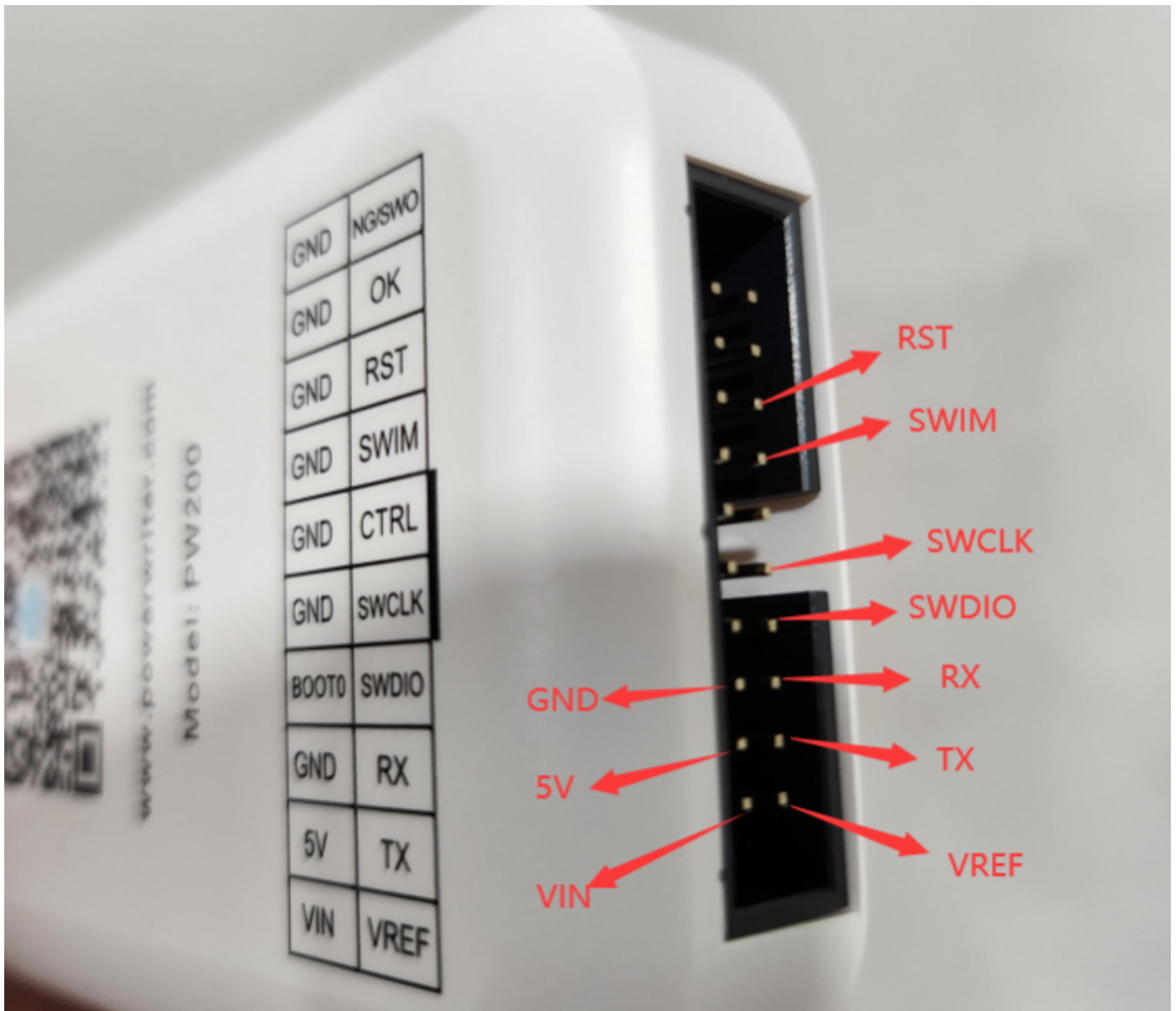
当您的芯片与烧录器之间通过SWD接口进行连接时

- 若您的烧录器的电源引脚为 5V Vext Vext
请将您手中芯片的引脚与烧录器的SWCLK SWDIO GND VEXT (5V) 引脚，一一对接，烧录

器引脚分布实物图如下图所示。



- 若您的烧录器的电源引脚为5V VIN VREF
 请将您手中芯片的引脚与烧录器的SWCLK SWDIO GND VREF (5V) 引脚，一一对接，具体引脚描述见[硬件工作状态描述](#),烧录器引脚分布实物图如下所示。

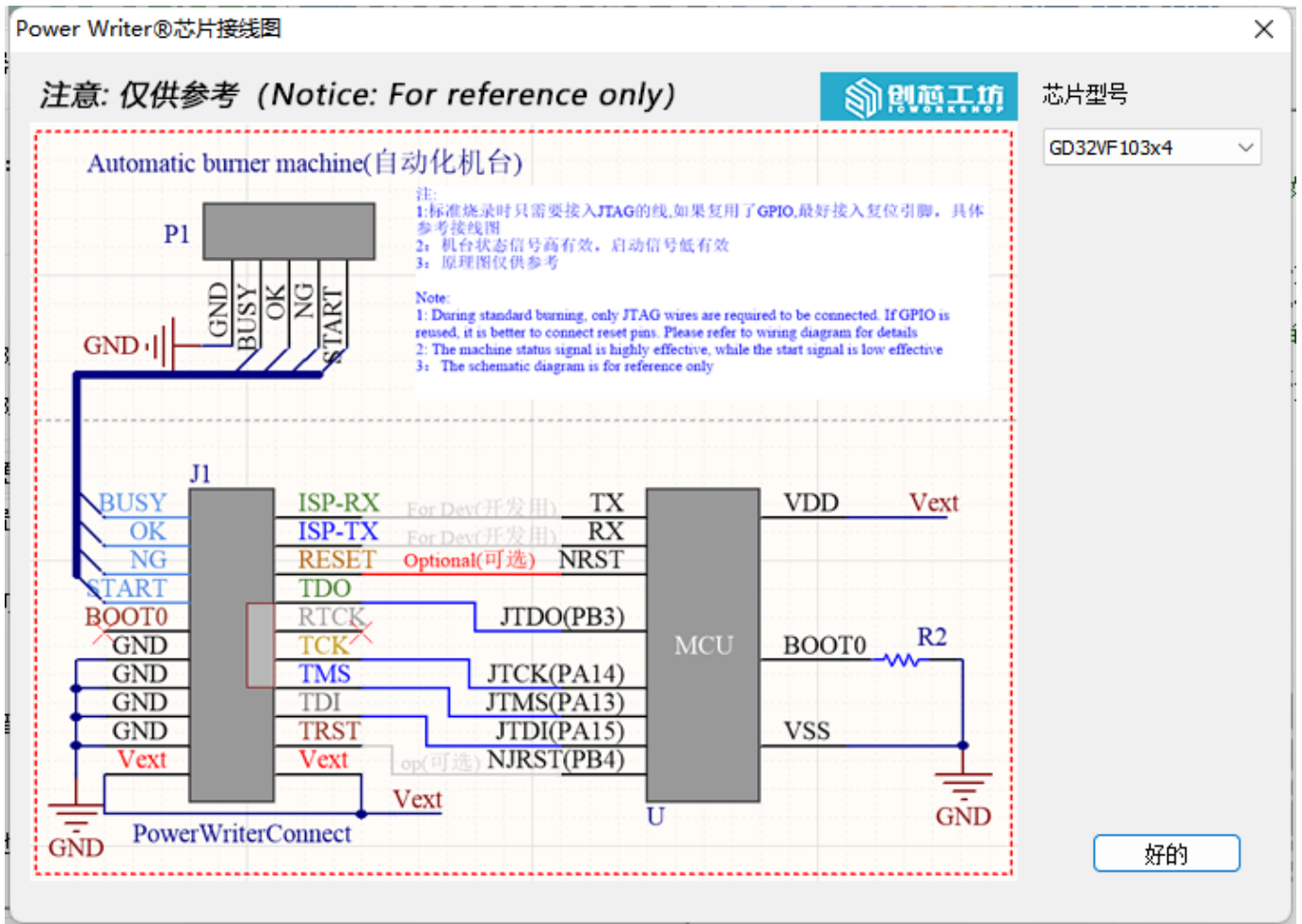


当您的芯片（STM8系列）与烧录器之间通过SWIM接口进行连接时.

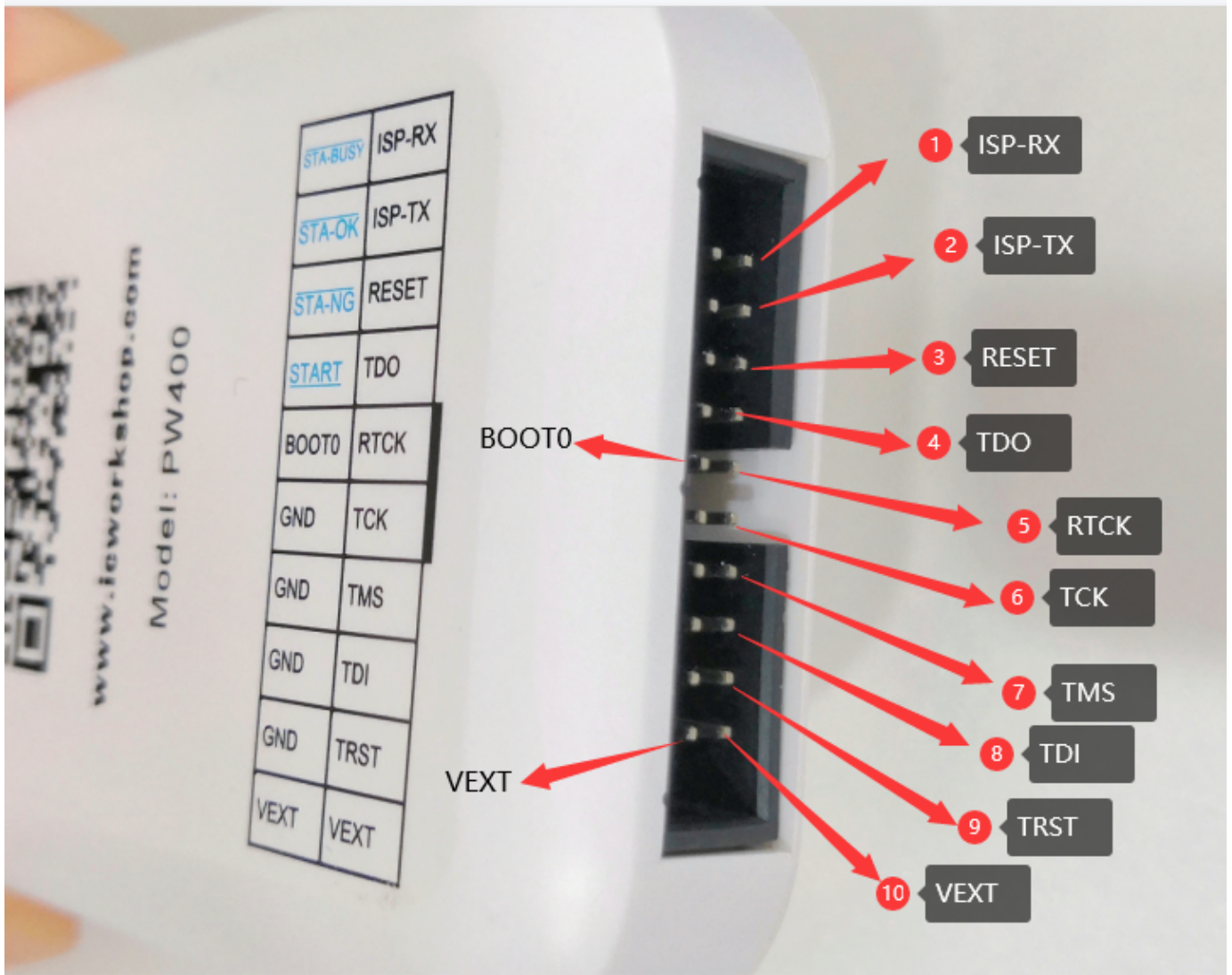
- 若您的烧录器的电源引脚为5V VEXT VEXT
 请将您手中芯片的引脚与烧录器的SWIM RST GND VEXT（5V）引脚，一一对接，烧录器引脚分布实物图如上图所示。
- 若您的烧录器的电源引脚为5V VIN VREF
 请将您手中芯片的引脚与烧录器的SWIM RST GND VREF（5V）引脚，一一对接，烧录器引脚分布实物图如上图所示，具体相关引脚描述见[硬件工作状态描述](#)

设备为PW400

请先连接上客户端，查询对应芯片型号与pW400的接线图, 以下图示为举例GD32VF103x4:



PW400实物引脚分布图如下图所示:



⚠ 关于设备上VDD, VEXT的描述

pwlink2的两个VDD引脚均默认上电为3.3V,可连接客户端进行修改。若pwlink2的电源引脚为5V和VREF时, 5V只能输出5V工作电压, VREF可由上位机配置, 默认状态下输出3.3V。PW200或者PW300的5V引脚只能输出5V,两个Vext引脚默认上电3.3V,可连接客户端进行修改。如何修改, 见[接口电平如何设置](#)

当您使用Powerwriter的虚拟串口功能时

请将您手中芯片的引脚RX, TX与烧录器的RX, TX引脚, 交叉对接, GND, VDD(VREF)引脚对接, 各烧录器的引脚分布图如上图所示。

💡 提示

[下载本页PDF](#)

标签:

FAQ

Connection

 编辑本页